BB - PVD工艺中基板温度对材料形成过程的影响

单英春 赫晓东 李明伟 李 垚

(哈尔滨工业大学复合材料与结构研究所,哈尔滨 150001)

文 摘 针对电子束物理气相沉积 (EB - PVD)设备的特点,研究基板温度对材料形成过程的影响。首 先建立薄膜生长的基本扩散模型,然后用嵌入原子法 (EAM)计算扩散激活能,以入射粒子跃迁概率表征入 射原子在表面上的稳定程度,研究基板温度对低能 Ni在 Ni表面上扩散过程的影响。分别在较低 (250~450 K)和较高 (750~1 000 K)两种温度下进行上述计算。研究结果表明,基板温度对跃迁概率的影响存在临界 值,Ni为 375 K;当基板温度低于 375 K时,基板温度对跃迁概率影响很小,而当基板温度高于 375 K时,跃 迁概率随基板温度增加呈指数增长;基板温度较低 (Ni低于 375 K)时入射原子在表面上不扩散,易形成多孔 疏松状材料,而较高的基板温度则有利于密实材料的形成。

关键词 EB - PVD,薄膜生长,基板温度,跃迁概率

Effect of Substrate Temperature on Material Establishment in EB - PVD Technology

Shan YingchunHe XiaodongLi MingweiLi Yao(Center for Composite Materials, Harbin Institute of Technology, Harbin150001)

Abstract Corresponding to the properties of Electron Beam-Physical Vapor Deposition, the effects of substrate temperature on material establishment are studied First, basic diffusion models of thin film growth are established, then embedded atoms method is used to compute diffusion activation energies, and jumping probability is used as the weight criterion for expression of degrees of stability of surface atoms and for study of the effects of substrate temperature on diffusion of N i on N i surface. The approach is executed in two kinds of conditions lower substrate temperature (250 to 450 K) and higher substrate temperature (750 to 1 000 K), and when studying the effects of substrate temperature on material establishment critical substrate temperature is found, N i is 375 K When substrate temperature below 375 K, there is no effect of temperature on jumping probability, however, when substrate above 375 K, the jumping probability shows exponential increase following the substrate temperature increasing When substrate temperature is lower (N i is 375 K), incidence atoms do not diffuse on surface, and material with many voids are easy to form, however, compact material is easy to be produced in higher substrate temperature

Key words EB - PVD, Thin film growth, Substrate temperature, Jumping probability

1 引言

采用电子束物理气相沉积 (EB - PVD)工艺可制 备薄膜、涂层及纳米粉末等,所制备薄膜、涂层具有 耐高温、耐腐蚀、抗氧化、耐磨损、耐磨蚀等特点,因 此被广泛应用于航空、航天、船舶、汽车、冶金和其他 工业领域中。由于 EB - PVD 技术在制备热障涂层 方面具有独特的优点,乌克兰、德国和美国先后开展 了相关研究,并于 20世纪 90年代应用于航空发动

收稿日期: 2004 - 09 - 01;修回日期: 2004 - 12 - 31 基金项目:国家自然科学基金 (50304007) 作者简介:单英春, 1977年出生,博士研究生,主要从事防热材料的研究

宇航材料工艺 2006年 第 1期

机^[1]。

EB - PVD工艺非常复杂,材料的沉积过程受多 种工艺参数影响,如基板温度、基板表面粗糙度、沉 积速度、粒子入射角度、入射粒子能量等。这些工艺 参数交互作用共同决定沉积原子在基板或已沉积材 料上的运动形式,从而影响材料的微观结构及宏观 性能。用传统经验式的实验研究方法研究工艺参数 对材料形成过程的影响,一方面周期长、费用高,另 一方面有其致命的弱点,即实验只能给出各工艺参 数对材料性能影响的综合信息,不能单独研究各工 艺参数的影响,从而不能把最佳工艺参数有机组合。 与之相比材料计算除具有效率高、成本低的优点之 外,最重要的是能够模拟材料的形成过程、深入研究 各工艺参数对材料微观结构的影响,解释材料形成 机理,预测材料微观结构及宏观性能。因此,计算机 模拟以其独特的优越性和强大的功能被认为是研究 薄膜生长理论和预测薄膜微结构的重要方法^[2~3]。

由于 EB - PVD 薄膜、涂层沉积过程中扩散是表 面粒子的主要运动形式,表面原子的扩散能力及扩 散概率决定材料的生长形态及其宏观性能,基板温 度对扩散影响很大。本文针对基板温度对扩散的影 响做了大量研究工作。首先建立了薄膜生长的基本 扩散模型,然后用嵌入原子法 (EAM)计算扩散激活 能,以入射粒子跃迁概率表征入射原子在表面上的 稳定程度,研究基板温度对低能 Ni在 Ni表面上扩散 过程的影响。

2 扩散模型及嵌入原子法

在 EB - PVD制备薄膜时,当入射原子能量不同 时,在基体 (或已沉积薄膜)表面上会发生反射、二次 溅射、偏扩散和热扩散等现象。扩散是表面原子主 要运动形式,对薄膜、涂层的微观结构起主导作用。 由于基体表面状况千差万别,因此需要建立基本的 扩散模型来简化计算的复杂程度^[4]。同时,为了提 高计算结果的可靠性,必须选用合适的势函数来计 算决定跃迁能否实现的激活能。

2.1 扩散模型

EB - PVD薄膜生长初期,孤立原子分布于基体 表面之上,以扩散为主;随着粒子数的增加孤立原子 会聚集成团,成团原子可能脱离该集团,或扩散成为 孤立原子,或加入另一相似集团,亦或被另一具有更 多原子的集团捕获;另外,具有较多原子的集团也可 能失去能量较高的原子。针对 EB - PVD薄膜生长 的这些特点,建立表面原子的扩散模型,如图 1所 示。



图 1 扩散模型示意图 Fig 1 Schematic illustration of diffusion model

2.2 嵌入原子法

嵌入原子法是一种半经验式,其创始人是 Daw 和 Baskes^[5]。该方法考虑局部环境对原子间相互作 用的影响,已被成功用于研究 FCC金属的点缺陷和 一些表面问题^[5~6]。Johnson研究发现:在二维计算 中仅考虑近邻原子间相互作用,而忽略除近邻原子 以外的其他相互作用对计算结果影响不大^[7]。因 此,本文计算激活能只考虑近邻原子间的相互作用。 EAM 基本方程:

$$E_t = \sum_i E_i \tag{1}$$

$$E_{i} = F_{i}(_{i}) + \frac{1}{2} \sum_{j=i}^{j} (r_{ij})$$
(2)

$$_{i} = \sum_{j=i} f_{j}(r_{ij}) \tag{3}$$

式(1)~(3)中, *E*, 是总能量, ; 是其他原子在 i原 子处产生的电子密度, *f*(*r*_i)是相距为 *r*_i的 *i*, *j*两原 子,原子 *j*在原子 *i*处的电子密度, *F*(*i*)是把原子 *i* 宇航材料工艺 2006年 第1期 嵌入电子密度为 ,中所需的能量, (r_i)是原子 i与 原子 j间的二体势。电子密度和二体势的表达形式 如下:

$$f(r) = f_{\rm e} \exp\left[-\frac{r}{r_{\rm e}} - 1\right]$$
 (4)

$$(r) = e \exp \left[- \left(\frac{r}{r_e} - 1 \right) \right]$$
 (5)

式中, f_e、 e、、是模型常数, r_e是三维晶体中近邻 原子间的平衡距离 (二维 Ni: 0. 244 57 nm, 二维 Al: 0. 277 76 nm)。嵌入方程可以表达为:

$$F(\) = -E_{\rm c} (1 - \ln x) x - 6_{\rm e} y \tag{6}$$

$$x = \left(\frac{-i}{e}\right)^{-1}$$
(7)

$$y = \left(\frac{-i}{c}\right)^{-1} \tag{8}$$

式中, *E*。是内聚能 (二维 Ni: 3 553 5 eV,二维 Al: 2 864 0 eV); 是模型常数; 。是三维晶体中晶格处平衡电子密 度, FCC金属 。=12。

Johnson的模型参数^[8~9]见表 1。本研究由于只考虑了近邻原子间的相互作用,所以舍去了位于近邻和次近邻原子间的截断距离。

表 1 Ni的 EAM 模型参数

Tab 1 Model parameter of embedded atom method for Ni

模型参数	$f_{\rm e}$	_e / eV			
Ni	1	0. 74	4. 98	6.41	8.86

2.3 跃迁概率

采用跃迁概率作为表面原子稳定程度的衡量标 准,相同温度下跃迁概率越大则该原子在表面上越 易扩散,其相应的构型越不稳定,反之跃迁概率越小 则该原子越不易运动,其相应的构型就越稳定。

假设扩散过程由 Boltzmann随机控制,则跃迁 概率 P_i 表示为:

$$P_{\rm t} = {}_{0} \exp\left(-\frac{E_{i}}{K_{\rm B}T}\right) \tag{9}$$

式中, ₀是基板原子的有效振动概率,用下式表示: $_{0} = 2K_{B}T/h$ (10)

式中, K_B 是波尔兹曼常数, E_i 是第 i类跃迁的激活能, T是基板绝对温度, h是普朗克常数。

3 计算结果及分析

3.1 激活能

激活能决定各构型中原子的相对跃迁能力,用 宇航材料工艺 2006年 第1期 EAM方法对 Ni在 Ni表面上的二维扩散激活能计 算结果见表 2。

表 2 激活能计算结果

Tab. 2Calculation results of jumping energies

模型	激活能 /eV	模型	激活能 /eV
a	0. 599 4	е	1. 269 4
b	1. 029 0	f	0. 798 8
с	0. 557 9	g	0. 996 4
d	0. 978 2	h	0. 558 8

表 2说明各种构型中原子发生跃迁的相对能力 由强到弱依次是 c,h,a,f,d,g,b,e。利用表 2所得 的激活能可以计算得到所有构型中原子在各种温度 情况下发生跃迁的概率。

3.2 基板温度对跃迁概率的影响

由于 BB - PVD工艺中基板温度可调度非常大, 根据沉积材料熔点和制备材料性能要求而定,从 300 K左右至 1 000 K。研究表明基板温度对跃迁概率的 影响具有连续性,其中最低和最高基板温度对所制备 材料的结构性能影响至关重要,在 250~450 K (图 2) 和 750~1 000 K (图 3)两种特征情况下基板温度对材 料形成过程的影响进行了计算并进行了综合分析。



图 2 较低温度下基板温度对跃迁概率的影响

Fig 2 Effect of substrate temperature on jumping probability under lower temperature

图 2说明较低基板温度下基板温度对 Ni原子 在 Ni表面跃迁的影响存在临界值,激活能较小的模 型 a, c, h,曲线的拐点是 350 K;激活能较大的模型 b, d, f, g,拐点是 375 K;而激活能最大的模型 e,拐 点为 400 K。当基板温度低于拐点温度时,基板温 度对原子跃迁无影响,当基板温度高于拐点温度时, 跃迁概率随温度升高迅速增长。对于实际系统,由 于各种扩散同时存在,且激活能较小的扩散模型跃 迁概率较大,因此对于整个系统,必须综合考虑基板 温度对各种扩散的影响。分析图 2中数据,发现对 于 Ni,虽然模型 a, c, h的跃迁概率在 T = 350 K时出 现拐点,但初期跃迁概率增长并不显著,直到 T =375 K这些模型的跃迁概率才达到对实际系统有意 义的程度并开始随 T升高呈指数形式迅速增长,而 且对于其他扩散模型 T = 375 K后也相继发生扩散 现象,所以 Ni在 Ni表面沉积时其临界基板温度是 375 K。由于表面原子的跃迁概率表征其扩散能力, 所以对于基板温度较低的 EB - PVD 工艺,基板温 度是一个至关重要的工艺参数。





under higher temperature

图 3表明在较高温度下表面原子的跃迁概率仍 随基板温度升高呈指数增长,由于 EB - PVD 制备致 密膜、涂层及板的基板温度均高于 750 K,因此较高温 度下研究基板温度对跃迁概率的影响很有意义。

由于相同温度下跃迁概率越高则该构型越不稳 定,所以,表 2图 2及图 3共同说明:各构型的相对 稳定程度由高至低依次为: e, b, g, d, f, a, h(c),其中 h, c构型的稳定程度基本一致,说明表面孤立原子 跃迁容易实现,易聚集成核,而在相同基板温度下已 成核原子比孤立原子稳定。

图 2、图 3表明随基板温度升高沉积材料表面原 子扩散加剧,因此基板温度较低有利于多孔、疏松材 料的形成,而基板温度较高则有利于致密度较好材料 的制备。这些计算结果从理论方面验证了 B. A. Movchan和 A. V. Demchishin针对基板温度对材料微 观结构影响建立的物理气相沉积材料结构关系模型: 在基板温度较低的 区形成孔隙率较高的疏松结构, 而在基板温度较高的其他区则形成致密结构^[10]。 (1)在 250~450 K时,基板温度对跃迁概率的
影响存在临界值 ——Ni为 375 K,基板温度低于 375 K,基板温度对跃迁概率无影响;当基板温度高于
375 K时跃迁概率随基板温度增加呈指数增长。

(2)在 750~1 000 K时,表面原子的跃迁概率 仍随基板温度升高呈指数增长,表面原子扩散现象 趋向频繁,高温有利于较致密材料的形成。

(4) EB - PVD制备薄膜、涂层过程中,随基板温度升高沉积材料表面原子扩散加剧。因此,较低基板温度有利于多孔、疏松材料的形成,而较高基板温度则有利于较致密材料的制备。

参考文献

1 徐滨士,刘世参.表面工程新技术.北京:国防工业出 版社,2002:260

2 王可定. 计算机模拟及其应用. 南京:东南大学出版 社, 1997: 3

3 Ozawa S, Sasajina Y, Heemann D W. Monte carlo sinulations of film growth Thin Solid Films, 1996; 272: 172

4 Gustavo J S, Schreiber S, Ronald H W H et al Numerical simulation of the production processes of layered materials Materials Science in Semiconductor Processing, 2003; (6):71

5 Yang Y G, Zhou X W, Johnson R A et al Monte carlo sinulaion of hyperghernal physical vapor deposition Acta Mater, 2001; 49: 3 321

6 Murray SD, BaskesM I Embedded-atom method: Derivation and application to impurities, surfaces, and other defects in metals Phys Rev B, 1984; 29: 6 443

7 Foiles S M, Baskes M I, Daw M S Embedded-atommethod functions for the fcc metals Cu, Ag, Au, Ni, Pd, Pt, and their alloys Phys Rev B, 1986; 33: 7 983

8 Zhou X W, Johnson R A, Wadley H N G A molecular dynamics study of nickel vapor deposition: temperature, incident angle, and adatom energy effects Acta Mater, 1996; 45: 1 513

9 Johnson R A. Alloy midels with the embedded-atom method Phys Rev B, 1989; 39: 12 554

10 Movchan B A, Demchishin A V. Study of structure and properties of thick vacuum condensates of nickel, titanium, tungsten, aluminum oxide and zirconium dioxide Fiz Metal Metalloved, 1969; 28: 83 ~ 90

4 结论 — 44 —

宇航材料工艺 2006年 第1期

编辑

吴坚)

7